

(11)公告編號: 316002

(44)中華民國86年(1997)09月11日

新 型

全 4 頁

(51)Int. Cl. 6: H01R33/94

附
件

(54)名 稱: 可供水平插置晶片組之插座

(21)申 請 案 號: 85215015

(22)申請日期: 中華民國85年(1996)09月30日

(72)創 作 人:

王瑞霞

桃園縣中壢市上內壢四十二號

(71)申 請 人:

王瑞霞

桃園縣中壢市上內壢四十二號

(74)代 理 人: 陳正益 先生

1

2

[57] 申請專利範圍:

一種可供水平插置晶片組之插座，
主要係由一插座主體及一端子轉折定位
板所構成，其中

該插座主體，除了設有一可供晶片
組插設其間之縱向嵌插槽外，該縱向嵌
插槽之兩側壁則設有無數並列之端子固
設槽，而且該等端子固設槽係與該縱向
嵌插槽連通，俾端子分別被固設在該等
端子固設槽中後，係可使該等端子之凸
設接觸端伸入該縱向嵌插槽中，以提供
與晶片組接觸端面連通之功能，其特徵
為：該插座主體於該縱向嵌插槽反側之
端子外伸側兩端係分別設有一嵌合柱，
俾藉該兩嵌合柱以提供該端子轉折定位
板兩端之固設功能，並將該端子轉折定
位板垂直固設在該插座主體所設端子外
伸側之一側緣處，另該端子轉折定位板
上則係設有對應於該等端子之貫穿孔洞
，俾由該插座主體向外延伸之端子插接
端於經九十度轉折後，係可分別穿過該

端子轉折定位板所設之對應貫穿孔洞，
進而利用伸出該端子轉折定位板之端子
末端以供固設在一電路板上，從而使該
插座主體形成水平固設在該電路板上之
構造，以達到提供晶片組水平插置之功
能者。

圖示簡單說明：

第一圖：係本創作未裝設端子前之
立體構造分解圖。

10. 第一 A 圖：係插座主體所設嵌合
柱之放大立體圖。

第二圖：係本創作未裝設端子前之
立體構造組合圖。

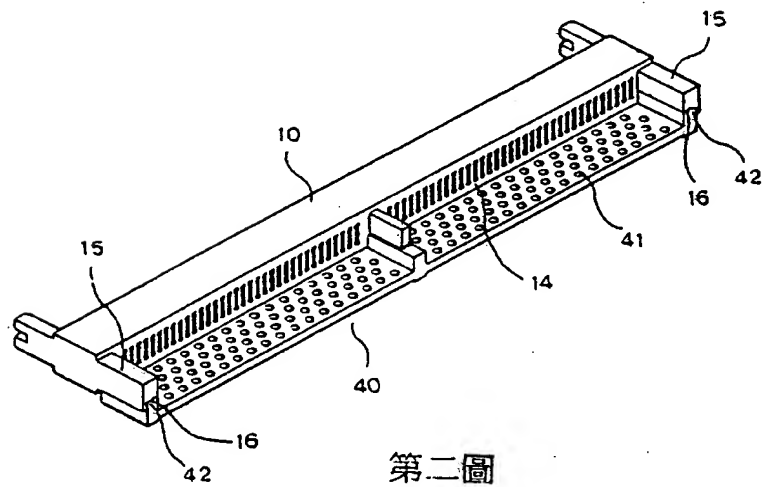
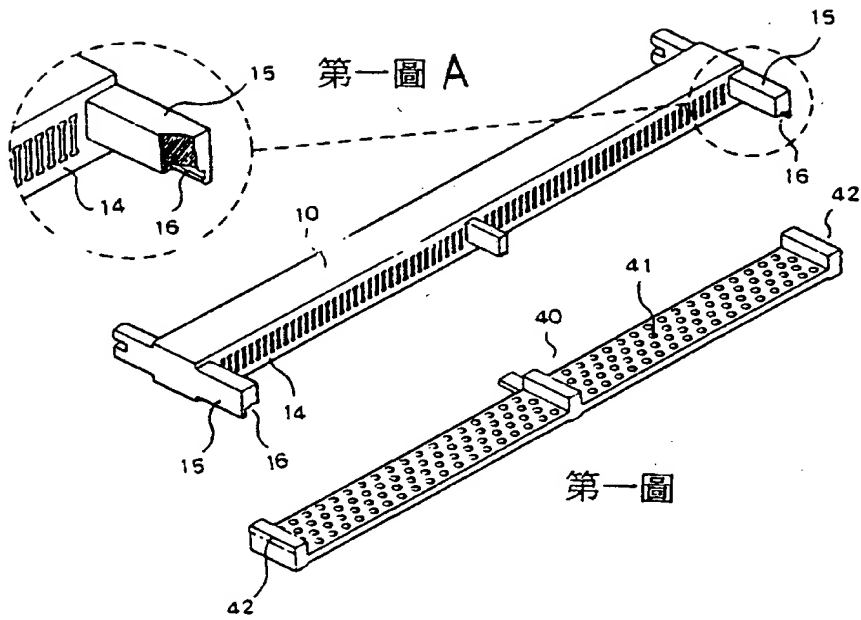
15. 第三圖：係本創作裝設端子後之立
體構造組合圖。

第三 A 圖：係嵌合柱與端子轉折
定位板之結合構造放大立體圖。

第三 B 圖：係第三圖 A-A 截線之
剖視圖。

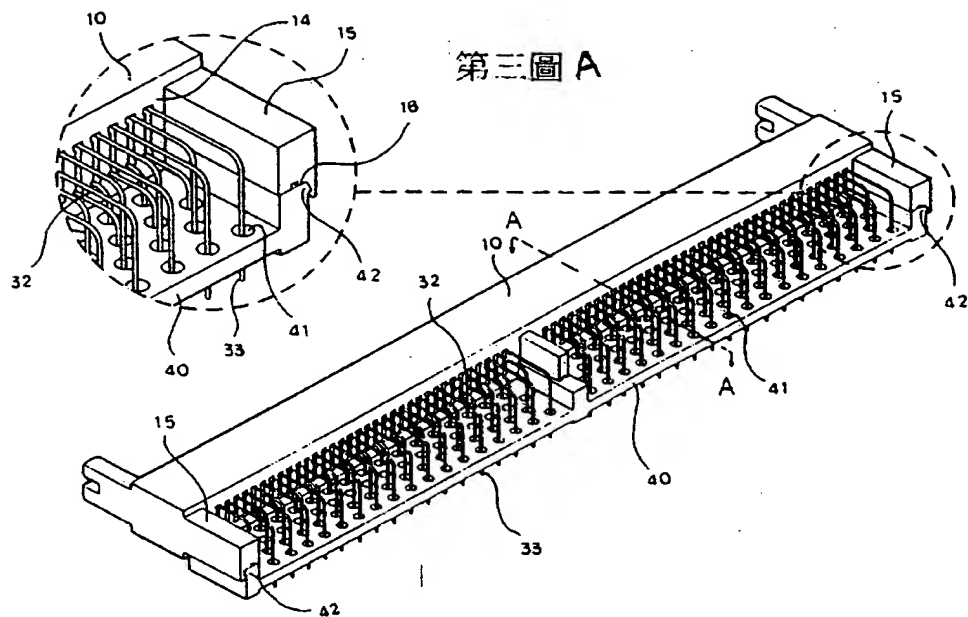
20. 第四圖：係本創作之實施例圖。

(2)

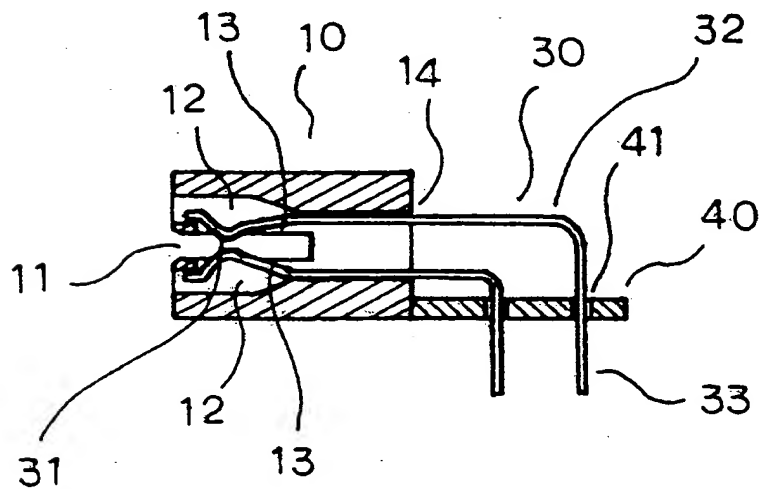


(3)

BEST AVAILABLE COPY

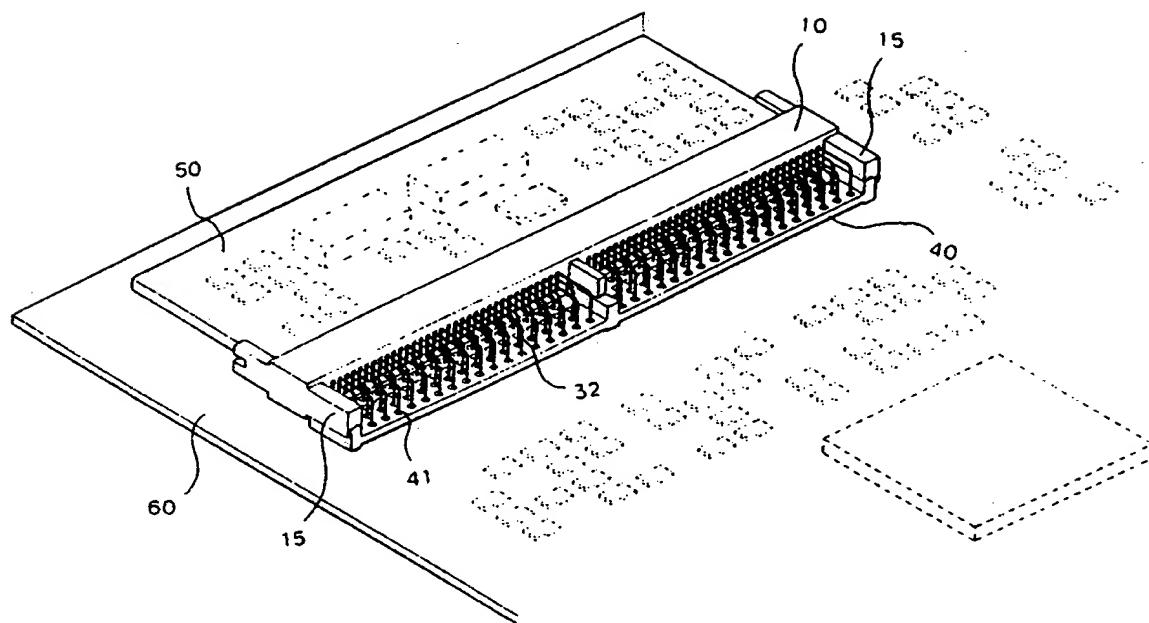


第三圖



第三圖 B

UNREPRODUCIBLE COPY



第四圖